

リニアテクノロジー、新製品「LT3032」を販売開始

ノイズがわずか $20\mu\text{V}_{\text{RMS}}$ の $\pm 20\text{V}_{\text{IN}}$ 、 $\pm 150\text{mA}$ デュアル正電圧/負電圧LDO

2010年2月24日 - 高性能アナログICのリーディングカンパニーであるリニアテクノロジーは、デュアル、低ノイズ、正電圧/負電圧、低損失電圧リニア・レギュレータ「LT3032」の販売を開始しました。LT3032EDC(Eグレード)とLT3032IDC(Iグレード)は14ピン4mm x 3mm DFNパッケージで供給されます。両グレード・バージョンともに動作温度範囲は $-40^{\circ}\text{C}\sim 125^{\circ}\text{C}$ の動作接合部温度で規定されています。1,000個時の参考単価は、LT3032EDCが220円(税込み)から、LT3032IDCが255円(同)からで、リニアテクノロジー国内販売代理店各社経由で販売されます。製品の詳細は www.linear-tech.co.jp をご覧ください。

LT3032は、全負荷時に300mVの損失電圧で最大150mA/チャネルの連続出力電流を供給します。入力電圧範囲が $\pm 2.3\text{V}\sim \pm 20\text{V}$ と広く、 $\pm 1.22\text{V}\sim \pm 20\text{V}$ の調整可能な出力電圧を供給します。1個のコンデンサにより、10Hz~100kHzの広い帯域幅にわたり、正の出力レールでわずか $20\mu\text{V}_{\text{RMS}}$ 、負の出力レールでわずか $30\mu\text{V}_{\text{RMS}}$ の超低ノイズ動作を実現しています。出力電圧の許容誤差は、入力、負荷、温度の全範囲にわたって $\pm 3\%$ と高精度です。

入力および出力電圧範囲が広く、過渡応答が高速で、消費電流が動作時 $30\mu\text{A}$ /チャネル、シャットダウン時には合計 $3\mu\text{A}$ 未満なので、動作時間の最適化を必要とするバッテリー駆動の携帯システムや、両電源オペアンプ/計測器の電源、低ノイズ電源などのアプリケーションに最適です。

LT3032は非常に小型で低価格のセラミック出力コンデンサで動作し、安定性と過渡応答を最適化します。わずか $2.2\mu\text{F}$ の出力コンデンサで安定しますが、このような小型の外付けコンデンサを使用しても、他の多くのレギュレータのように直列抵抗(ESR)を追加する必要はありません。また、LT3032は逆出力保護、電流制限、熱制限などの保護機能を備えています。

フォトキャプション: $\pm 20\text{V}_{\text{IN}}$ 、 $\pm 150\text{mA}$ デュアル正電圧/負電圧、超低ノイズLDO

LT3032の主な特長:

- 出力電流: $\pm 150\text{mA}$
- 低ノイズ: 正電圧で $20\mu\text{V}_{\text{RMS}}$ 、負電圧で $30\mu\text{V}_{\text{RMS}}$ (10Hz~100kHz)
- 低損失電圧: 300mV
- 低消費電流: $30\mu\text{A}$ /チャネル
- 広い入力電圧範囲: $\pm 2.3\text{V}\sim \pm 20\text{V}$
- 調整可能な出力電圧: $\pm 1.22\text{V}\sim \pm 20\text{V}$

ノイズがわずか $20\mu V_{RMS}$ の $\pm 20V_{IN}$ 、 $\pm 150mA$ デュアル正電圧/負電圧LDO

- 出力の許容誤差: 負荷、入力、温度の全範囲で $\pm 3\%$
- $2.2\mu F$ のセラミック・コンデンサで安定
- 低シャットダウン電流: 合計で $3\mu A$ 未満(標準)
- 逆出力電圧時でも起動
- 熱制限、電流制限
- 高さの低い $4mm \times 3mm$ DFN-14 パッケージ

リニアテクノロジーについて

リニアテクノロジー(Linear Technology Corporation, Nasdaq: LLTC、本社: カリフォルニア州ミルピタス)は1981年の設立以来、高性能アンプ、コンパレータ、電圧リファレンス、モノリシック・フィルタ、リニア・レギュレータ、DC/DCコンバータ、バッテリー・チャージャー、データ・コンバータ、コミュニケーション・インターフェースIC、高周波信号コンディショニングIC、 μ Moduleなど、多岐にわたる高性能アナログ半導体を提供しています。リニアテクノロジーの高性能アナログ半導体は通信、携帯電話、各種ネットワーク製品、コンピュータ、コンピュータ周辺機器、ビデオ/マルチメディア、産業計測、セキュリティをはじめ、デジタルカメラ、MP3プレーヤー、医療、自動車向け電子部品、FA、プロセス制御、軍需・防衛に至る、あらゆる分野で使用されています。リニアテクノロジーは1986年に株式公開、2000年にはS&P500企業に選ばれています。

LT, LTC, LTM, μ Module 及び会社ロゴはLinear Technology Corporationの登録商標です。その他の登録商標・商標は、それぞれの所有者にその権利が帰属します。記載内容は予告なしに変更される場合があります。

メディアの方お問い合わせ先:

ミアキス・アソシエイツ 河西 (かさい)

TEL: 0422-47-5319 Email: linear-pr@miacis.com

記事掲載時お問合せ先:

〒102-0094 東京都千代田区紀尾井町3-6 秀和紀尾井町パークビル8F

リニアテクノロジー株式会社 TEL: 03-5226-7291(代表) www.linear-tech.co.jp

本社メディア担当者

John Hamburger, Director Marketing Communications

jhamburger@linear.com

408-432-1900 ext 2419

Doug Dickinson, Media Relations Manager

ddickinson@linear.com

408-432-1900 ext 2233

以上